E.N.S. Fontenay, Herve

DISPOSITIF DE CARACTERISATION DES SEMICONDUCTEURS PAR LA METHODE DE VAN DER PAUM: Silicium P. dopage #2.1016cm-3. épaisseur 4200Å

Détermination de la résistivité et de la constante de Hall du semiconducteur.[1] [2]

Le type et la densité des porteurs ainsi que leur mobilité de Hall peuvent en être dérivés.

DISPOSITIF FRAGILE:

MANIPULER AVEC PRECAUTION.

LIMITATIONS:

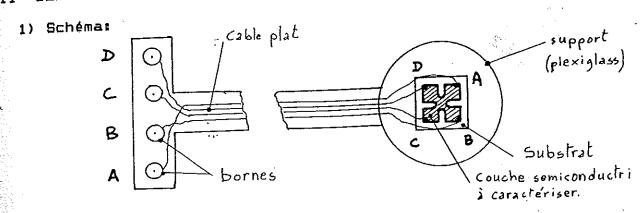
- MAXIMUM 500 pA **■** Courant
- 100°C MAXIMUM **≖** Température:
- 🗷 Ne pas immerger dans l'eau.
- Eviter les chocs thermiques.

METHODE DE VAN DER PAUW. AVANTAGE DE LA

tests de matériaux semiconducteurs Les l'utilisation d'échantillons en couche faciles par peuvent être réalisés rendus semi-isolant qui mince sur substrat la microélectronique techniques classiques de (Utilisation de substrat standard, épitaxie, métallisations et prises de contacts...)

Moyennant quelques facteurs de correction [3] parfaitement ponctuels et périphériques), la méthode de van der Pauw permet d'obtenir des résultats d'une bonne précision, même si les contacts ne sont pas ohmiques. l'échantillon, la plus (La précision dépend de la forme de "trèfle celle ժ'սո étant intéressante feuilles".[1])

II- DESCRITION DU DISPOSITIF.



2) Caractéristiques:

SILICIUM épitaxié Semiconducteur

Pr(Bore) Type ≈2.10¹⇔cm⁻³

Dopage W = 4200 A Epaisseur métallurgique :

trèfle à quatre feuilles (Angles vifs)

thermocompression de fils d'or. Contacts:

Silicium N semi-isolant (5000Ω.cm) Substrat: épaisseur 350µm (dopage ≈ 10½cm⁻³)

Résistance entre contacts: ≈ 50kΩ à 150kΩ

REMARQUES:

Les contacts ne sont pas ohmiques. L'extension de la zone de charge d'espace substrat N - couche P) dans la couche à caractériser est négligeable (≤ 50 Å).

3) Limitations.

Se reporter à la première page.

III- MODE D'EMPLOI.

OPERER A L'ABRI DE LA LUMIERE.

Les mesures de d.d.p. doivent se faire avec un débit de courant le plus faible possible. Dans le cas de couches de très haute résistivité, une méthode d'opposition devient nécessaire.

1) Mesure de la résistivité. [1]

Deux mesures sur des côtés adjascents de l'échantillon sont nécessaires:

- Le courant I va de C vers D.

 On mesure la d.d.p. VBA = VB VA

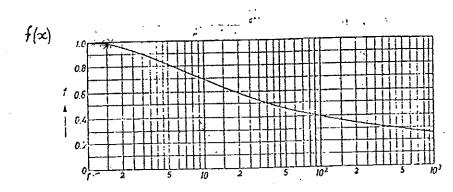
 On pose Rop.BA = VBA/Icb
- Le courant I va de A vers D. (On mesure la d.d.p. Vec = Ve - Vc On pose Rap.ec = Vec/IAB

La résistivité du semiconducteur est donnée par:

$$\rho = \frac{\pi}{102} \cdot W \cdot \frac{R_{CD,BA} + R_{AD,BC}}{2} \cdot f\{\frac{R_{CD,BA}}{R_{AD,BC}}\}$$

où W est l'épaisseur (effective) de la couche.

f est une fonction qui vérifie f(x) = f(1/x) et qui é
été donnée par van der Pauw. Le graphe de cette
fonction (extrait de [1]) est donné dans la figur.
ci-dessous:



ZAA B - Day

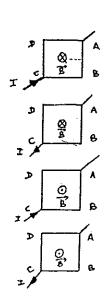
2) Mesure de la tension de Hall.

Le champ magnétique B doit être UNIFORME et PERPENDICULAIRE au plan de l'échantillon.

La mesure de la tension de Hall est rendue difficile par la présence de la tension de décalage due à des contacts non parfaitement symétriques et de tensions causées par des effets galvano- et thermomagnétiques parasites.

En utilisant le fait que la tension de Hall dépend du produit I.B alors que la tension de décalage ne dépend que de I et que les effets galvano-thermomagétiques parasites principaux ne dépendent que du sens de B, on peut extraire la tension recherchée par les quatre mesures algébriques suivantes:

- Le courant I va de C vers A. B "entre" dans $1^{\frac{n}{2}}$ échantillon. On mesure $V_B V_D = V_{*+}$
- Le courant I va de A vers C. B "entre" dans l'échantillon. On mesure $V_{\rm B}$ $V_{\rm D}$ = V_{*-}
- Le courant I va de C vers A. B "sort" de l'échantillon. On mesure V_B - V_D = V...
- Le courant I va de A vers C. B "sort" de l'échantillon. On mesure $V_B - V_D = V_{*-}$



Si l'on note:

V_H la tension de Hall. V_G la tension de décalage.

V_P la tension parasite galvano-thermomagnétique.

on a les relations suivantes:

Finalement:

$$V_{H} = (V_{*+} - V_{*-} - V_{*+} + V_{*-})/4$$

ATTENTION: La tension de Hall peut être petite devant les tension mesurées (≤ 10%).

3) Exploitations des mesures.

On obtient la densité des porteurs et la mobilité de Hall par les formules suivantes:

$$D = \frac{1}{q \cdot \mu_{H} \cdot \rho}$$

$$D = \frac{1}{q \cdot \mu_{$$

Le type des porteurs se déduit du signe de V_H.

$$\frac{GI}{W_H} = \frac{1}{1}7.$$
 () reel
$$\frac{1}{p} = \frac{1}{1}7.$$
 (riel)

BIBLIOGRAPHIE

- [1] L.J. van der PAUW Philips Research Reports 13,1 (1958)
- [2] W. VERSNEL Solid-State Electronics 22, 11-A (1979)
- [3] R. CHWANG, B.J. SMITH, C.R. CROWELL Solid-State Electronics 17,12-A (1974)

dц

de